



LatticeEC - FPGA Entwicklungs-System

Integriertes HDL Entwicklungssystem für alle LatticeEC FPGAs und Lattice CPLDs.
Mit VHDL/Verilog Synthese, Schaltplaneingabe, ABEL-HDL-Eingabe, Logik-Simulation, Programmierkabel, FPGA-Eval-Board.

• kostenlose ispLEVER Starter-Software

- CAE-Software für einfache und komplexe Designs
- komplettes Front- und Back-End Design System
- ABEL-HDL Entry
- Schaltplan Eingabe und Symbol-Editor
- Logiksimulation (nicht VHDL)
- Synthese SW für VHDL und Verilog mit Synplicity und Exemplar
- Constraint Editor für Pin- und Timing-Vorgaben
- Statischer Timing Analyzer
- HTML basierende Reports
- kostenfreie Software Updates (Internet)
- Kostenlose, jederzeit erneuerbare 6-Monatslizenz.
- Software für die InSystem-Programmierung
- Unterstützung der Betriebssysteme Windows® 2000/XP/NT4

• Programmierkabel für Parallelschnittstelle

- unterstützt 1.8 , 2.5 , 3.3 , 5.0 Volt-Bausteine

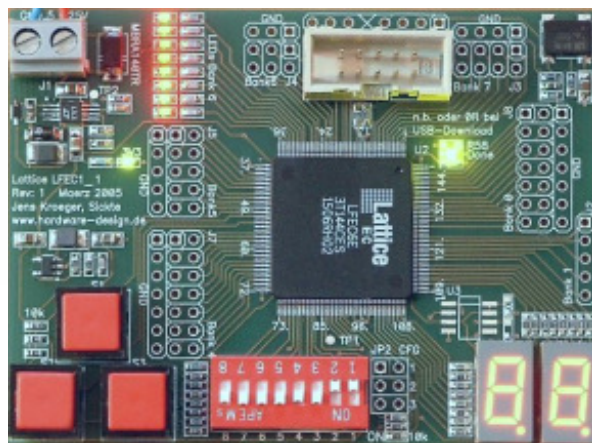
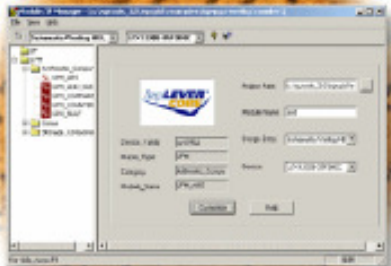
• FPGA-Evalboard

- LFEC1E-3T144C oder LFEC6E-3T144C
- 5V – 20V nach 3,3V und 1.2V Spannungsregler
- 16 MHz Oszillator
- 8 LEDs, 2 Siebensegmentanzeigen
- Serielles Bootprom
- Lötunkte für Verbindungsleitungen

Anwendungsbeispiele:

- Laboraufbau für Logikentwicklung
- Diplomarbeiten und Studienarbeiten
- Designflow kennenlernen
- Design beschreiben, programmieren, testen

ab € 129,- netto



Angebot freibleibend

Hiermit bestelle ich zu den allgemeinen Geschäftsbedingungen der MSC Vertriebs GmbH:

- MSCEVALKIT-LFEC1E für € 129,- netto
- MSCEVALKIT-LFEC6E für € 149,- netto

Firma _____

Name _____

Tel/Fax _____

E-Mail _____

Ort, Datum _____

Unterschrift _____

MSC Vertriebs GmbH
 Industriestr. 16
 76297 Stutensee
 Tel. +49 7249 910-513
 Fax +49 7249 910-544
 lattice@msc-ge.com
 www.msc-ge.com

