



# “MCU meets FPGA”

**Cortex**  
Intelligent Processors by ARM\*



**MachX02**

**AVR32**

Ultra low power  
High performance Core  
DMA; FPU; USB  
High speed ADC; Ethernet

Alto numero di I/O  
Hard e soft IPs  
„Do it all“ PLD

Parallelismo  
Funzioni in FPGA  
DSP, FPU, matrici  
Tool di sviluppo rapido

Riduzione costi  
Flessibilita', time to market  
Ripartizione di sistema  
ottimale

**A tutti i partecipanti:  
Buono sconto del 50%  
su tutte le evaluation board  
e Jtag interface Atmel e Lattice !**



## Agenda (9:30-16:00)

- Welcome
- Soluzioni Atmel: MCU/MPU 32 bit
- Sistemi operativi, librerie SW, protocol stacks
- Esempi ed idee applicative MCU+FPGA
  - (lunch break)
- Soluzioni Lattice: logiche programmabili
- IP e reference design; tool di sviluppo HW+SW
- Aperitivo finale, discussioni 1:1



**Si ! Voglio iscrivermi al seminario „MCU meets FPGA“**

email to: [italy@msc-ge.com](mailto:italy@msc-ge.com)  
Fax to: 039.63089.220

Quando: **28 Settembre 2011 ore 9,30**  
Dove: **Euro Hotel Concorezzo**  
Via Monza 27, Concorezzo  
[www.eurohotelresidence.it](http://www.eurohotelresidence.it)

Per maggiori informazioni:  
MSC Italy srl; [italy@msc-ge.com](mailto:italy@msc-ge.com)  
Via Torri Bianche 6, Palazzo Tiglio  
039.63089.200 fax 039.63089.220

Nome	
Societa'	
Indirizzo	
Telefono	
Email	